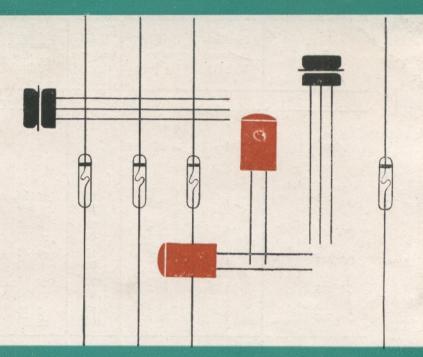
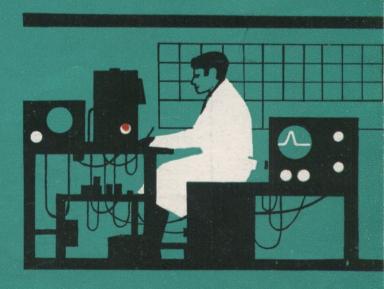


Halbleiter-Bauelemente









Туре	Durchlaß- spannung UAK [V]	Durchlaß- strom	Sperr- spannung UKA [V]	Sperrstrom IKA [μΑ]	max. zuläss. Sperr- spannung UKAmax [V]	max. zuläss. Durchlaß- strom IAKmax [mA]	Bau- form	Verwendungszweck
			bei	$t_{a} = 25^{\circ} C -$	5 grd			and the same of th
WE								
Universaldioden OA 625	1 3	<u>≥</u> 5	10 20	≦100 ≤500	22 202)	20 4 ²)		Universaldiode mit niederohmigem Durchlaß- widerstand
OA 645	1	≧3	10 40	≦ 40 ≦ 400	40 352)	15 3 ²)		Universaldiode
OA 665	1	≥3	10 60	≦ 40 ≦ 350	60 502)	12 2,52)	1	Universaldiode
OA 685	1	≥2	10 80	≦ 15 ≦ 250	80 652)	10 22)		Universaldiode mit hoch- ohmigem Sperrwiderstand
OA 705	1	≥2	10 100	≦ 15 ≦ 200	110 802)	10 22)		Universaldiode mit hoch- ohmigem Sperrwiderstand
Videodiode OA 626	1	≧3	10 20	≦100 ≤500	22 20 ²)	20 42)	1	Zur Gleichrichtung der Bildzwischenfrequenz
Diodenpaar 20A 6464)	1	<u></u>	10 40	≦ 40 ≦ 300	40 352)	15 3 ²)	1	Ratiodetektor
Diodenquartett O4A 657 ⁴)	1	7,5 12,5	10 40	≦ 40 ≤ 300	40 35²)	15 3²)	4	Zum Modulieren der Trägerfrequenz mit Träger- unterdrückung
Richtdioden OA 601 OA 602 OA 603 OA 604 OA 605	1 1 1 1 1	5 5 5 5 5 5 5 5 5 5 5 5 5 5 5 5 5 5 5	5 5 10 10 20	≤ 1000 ≤ 1000 ≤ 1000 ≤ 1000 ≤ 1000	5 5 10 10 20	15 15 20 20 20	3	für dm-Wellenbereich Richtstrom I [mA]
Schaltdioden OA 647	1	≧6	10 35 10	≦ 40 ≦1000 ≤ 8	25	maximal zuläss, Stoßstrom 50 ⁵)	1	Schaltdioden mit geringer Sperrträgheit
OA 666	1	≥5	20 60	≦ 8 ≦ 10 ≦ 70	60 ⁸)	1505)	1	geringer openitugineit
OA 720	≦1	75	20	≦1000	20	2006)	1	Golddrahtdioden mit großem Verhältnis von
OA 721	≦0,7	75	20	≦1000	20	2006)	1	Sperr- zu Durchlaßwider- stand
OA 7221) OA 7231)	≤ 0,75 ≤ 0,85	100	5 60	≤ 20 ≤ 10	20 80	600 ⁶)	2 2	Kleinflächendioden mit hohem Sperr- und kleinem Durchlaßwiderstand
OA 741	≦0,8	75	10 40	≦ 50 ≦ 500	40	2006)	1	Golddrahtdioden mit
OA 780	≤1	75	10 80	≦ 50 ≦ 250	80	2006)	1	großem Verhältnis von Sperr- zu Durchlaßwider- stand

Туре	Durchlaß- spannung U _{AK} [V]	Durchlaß- strom I _{AK} [mA]	Sperr- spannung UKA [V]	Sperrstrom I _{KA} [μΑ]	max. zuläss. Sperr- spannung UKAmax [V]	max. zuläss. Verlust- leistung P _{vmax} [mW]	Bau- form	Verwendungszweck
				bei $t_a = 25^0$	C – 5 grd			
₩ _F								
OA 900¹)	1	≥100	≥ 25 10	100 ≤ 0,1	78.75	250		
OA 9011)	1	≥ 100	≥ 50 10	100 ≤ 0,1		250		
OA 9021)	1	≥ 100	≥ 75 10	100 ≤ 0,1		250		Silizium-Flächendioden mit hohem Sperrwiderstand
OA 9031)	1	≥ 100	≥ 150 10	100 ≤ 0,1	10	250	2	
OA 9041)	1	≥ 100	≥ 250 10	100 ≥ 0,5		250		
OA 9051)	1	≥100	≥ 350 10	100 ≥ 0,75		250		
Zenerdioden	Zener- spannung UZ V	Zenerstrom IZ [mA]			Zenerwiderstand $rZ[\Omega]$ bei $IZ=3$ mA			
ZA 250/5	4,3 5,7	3	1	≦ 0,1	≦ 150	250		
ZA 250/6	5,3 6,7	3	1	≦ 0,1	≦ 110	250		Zur Erzeugung stabilisierter Bezugsspannungen, Be-
ZA 250/7	6,3 7,7	3	1	≦ 0,1	≦ 25	250	2	grenzung von Wechsel-
ZA 250/8	7,3 8,7	3	1	≦ 0,1	≦ 30	250	33	spannungen und als Ueberspannungsschutz
ZA 250/9	8,3 9,7	3	1	≦ 0,1	≦ 35	250		Cosersponningsschutz

Leistungszenerdioden

Dioden

Тур	Zener- spannung UZ [V] bei lZ = 100 mA	Durchlaß- strom I _{AK} [mA] ei U _{AK} =1 V	Zener-Widerstand $r_{\rm Z}[\Omega]$ bei $I_{\rm Z}=100{\rm mA}$	Zener-Wider- stand $r_{\rm Z}[\Omega]$ bei $I_{\rm Z}=$ 10 mA	R _{ith} [°C/W]	Temperatur- bereich t _a [⁰ C]	Bau- form	Verwendungszweck
(7)								
ZL 910/61)	5,8— 7,2	250	< 2	< 20	10	-55		2012 A
ZL 910/81)	6,8— 9,2	250	< 2	< 12	10 [℃] / _W	bis		
ZL 910/10 ¹)	8,8-11,2	250	< 3	< 15	10 °C	+150	8	Für Stabilisierungs- ur
ZL 910/12 ¹)	10,8—13,2	250	< 5	< 20	10 ℃			Begrenzerschaltungen
ZL 910/141)	12,8—15,2	250	< 7	< 30	10 [℃] / _W			
ZL 910/16 ¹)	14,8—17,2	250	< 9	< 40	10 [℃] / _W			

¹⁾ in Entwicklung befindlich
2) bei t_a = 60° C
3) bei t_a = 25° C sowie 60° C
4) Strom- und Spannungswerte der Einzeldiode

⁵⁾ Impulsdauer 1s, Pause > 2 min. 6) Impulsdauer 1s, Pause > 1 min.

⁷⁾ Fertigung ausgelaufen

		Kenn-	und Grenzwer	te bei t _a = 2	25° C				
Тур	Typ Sperr- spannung U _{KA} [V]	Sperrstrom I _{KA} [mA]	Durchlaß- strom I _{AK} [A]	Durchlaß- spannung U _{AK} [V]	Spitzenstrom I _{akmax} [A]	t _{amax} [°C]	Bau- form	Verwendungszweck	
(7)		(25° C)							
OY 100	20	≤ 0,1	0,1	0,5	0,35	60			
OY 101	50	≤ 0,1	0,1	0,5	0,35	60	5	Gleichrichter für kleine Ströme	
OY 102	100	≤ 0,1	0,1	0,5	0,35	60		Tur kierne Strome	
		(25° C)							
OY 110	20	≤ 0,1	1	1	3	60			
OY 111	50	≤ 0,1	1	1	3	60			
OY 112	100	≤ 0,1	1.	1	3	60	6	Gleichrichter für mittlere Ströme	
OY 113	150	≤ 0,1	1	1	3	60		idi ilittiele Stiolile	
OY 114	200	≤ 0,1	1	- 1	3	60			
		(25°C)							
OY 120	20	≤1	10	0,6	32	35			
OY 121	40	≤1	10	0,6	32	35			
OY 122	65	≤1	10	0,6	32	35	7	Gleichrichter	
OY 123	100	≤1	10	0,6	32	35	,	für hohe Ströme	
OY 124	150	≤1	10	0,6	32	35			
OY 125	200	≤1	10	0,6	32	35			

Silizium-Leistungsgleichrichter

Gleichrichter

(7)		(115°C)				,		
OY 910 ¹)	50	≤ 0,5	1	1,2	5	100		
OY 9111)	100	≤ 0,5	1	1,2	5	100		
OY 9121)	200	≤ 0,5	1	1,2	5	100		
OY 9131)	300	≤ 0,5	1	1,2	5	100		Gleichrichter mit erweiter-
OY 9141)	400	≤ 0,5	1	1,2	5	100	8	tem Temperatur- anwendungsbereich
OY 9151)	500	≤ 0,5	1	1,2	5	100		anwendungsbereich
OY 9161)	600	≤ 0,5	1	1,2	5	100		
OY 9171)	700	≤ 0,5	1	1,2	5	100		

¹⁾ in Entwicklung befindlich

Eine neue Typenreihe 1 A-Siliziumgleichrichter OY 9110 - OY 9180 befindet sich in Vorbereitung

	Kei	nnwerte bei t	a = 250	С		Gren	zwerte:				
Тур	Stromver- stärkung h21e; β	Kollektor- reststrom -JCEO [μΑ]	Rausch- faktor F [dB]	Rest- spannung .U _{CEO} [V]	Kollektor- spannung -U _{CEmax} [V]	Kollektor- strom ·I _{CMax} [mA]	Verlust- leistung P _{max} [mW]	t _{jmax} [⁰ C]	Bau- form	Verwendungszweck	
(7)											
OC 815	10-20	< 800	< 25	< 0,3	15	50	50	75	9	NF-Endstufen	
OC 816	> 20	< 800	< 25	< 0,3	15	50	50	75	9	kleiner Leistung	
OC 817	> 20	< 800	< 10	-	15	50	50	75	9		
OC 818	> 20	< 800	< 5	-	15	50	50	75	9	Rauscharme NF-Vorstufen	
OC 820	$\overline{\beta} > 10$	< 800	< 25	< 0,5	20	135	100	75	10	NF-Endstufen	
OC 821	$\overline{\beta} > 20$	< 800	< 25	< 0,5	20	135	100	75	10	mittlerer Leistung	
OC 822	$\overline{\beta} > 20$	< 800		< 0,5	30	135	100	75	10	30-V-Schalttransistor	
OC 823	$\overline{\beta} > 20$	< 800	-	< 0,5	60	135	100	75	10	60-V-Schalttransistor	
OC 824	10-40	< 800	< 25	-	20	135	120	75	11	NF-Endstufen	
OC 825	> 20	< 800	< 25	< 0,55	20	135	120	75	11	mittlerer Leistung	
OC 826	> 20	< 800	< 10	_	20	135	120	75	11	D- L NEW	
OC 827	> 20	< 800	< 5	-	20	135	120	75	11	Rauscharme NF-Vorstufen	
OC 828	$\overline{\beta} > 15$	< 800	-	< 0,55	33	135	120	75	11	30-V-Schalttransistor	
OC 829	$\overline{\beta} > 15$	< 800	-	< 0,55	66	135	120	75	11	60-V-Schalttransistor	

Germanium-Leistungstransistoren

Transistoren

Тур	-I _C =100 mA	·J _{CEO} [mA]	-lcB0 [μA]	-UCEO [V]	-UCEmax [V]	·J _{Cmax} [A]	P _{max} [W]	t _{jmax} [⁰ C]	Bau- form	Verwendungszweck
13										
OC 830	≤ 10	< 1	< 30	< 1	20	1	1	75		1000
OC 831	≤ 5	< 1	< 30	< 1	20	1	1	75		NF-Leistungs-Endstufen
OC 832	≤ 5	< 1	< 30	< 1	30	1	1	75	12	30-V-Schalttransistor
OC 833	≤ 5	< 1	< 30	< 1	60	1	1	75		60-V-Schalttransistor
	·I _B [mA] für ·I _C = 200 mA			- UCES [V]						
										Zienja z z z z z z z z z z z z z z z z z z z
OC 835	≤ 20	< 1,5	< 50	0,6	20	3	4	75		
OC 836	≤ 10	< 1,5	< 50	0,6	20	3	4	75		NF-Leistungs-Endstufen
OC 837	≤ 10	< 1,5	< 50	0,6	30	3	4	75	12	30-V-Schalttransistor
OC 838	≤ 10	< 1,5	< 50	0,6	60	3	4	75		60-V-Schalttransistor

	Kennwert	te bei t _a =	= 25° C					G	renzwe	rte		
	Y _{21e} [mA	V] bei:		гвь	fα	$f\beta = 1$	Rest-					Andrew College
Тур	-U _{CE} =6 V	·UCE=6 V	-U _{CE} = 6 V	101	[MHz]	[MHz]	strom	·Icmax	P _{max}	t _{jmax}	Bau- form	Verwendungszweck
	$-I_C = 0.5 \mathrm{mA}$			[Ω]	pei -UCE ==	6 V; ·IC =	-I CEO	[mA]	[mwa]	10		
	f=500 KHz	f=2 MHz	f = 10 MHz		0,5 mA	1 mA	[μΑ]					
		3000				10			1			SPECIAL HOUSE
(7)												
OC 871	> 13		_	< 300	> 3	_	< 800	15	30	75	13	ZF-Stufen 450 KHz
OC 872	_	> 10	_	< 350	> 7	_	< 800	15	30	75	13	Mischstufen 2 MHz
OC 880	_	> 10	_	< 300	> 10	-	< 500	10	50	75	200	Mischstufen 2 MHz
OC 881			> 20	< 200	-	> 20	< 500	10	50	75	11	Vor- und Mischstufen im KW-Bereich
OC 882			> 26	< 100	-	> 30	< 500	10	50	75		ZF-Stufen 10,7 MHz
OC 883	-	_	> 30	< 50	-	> 50	< 500	10	50	75		Mischstufen bis 100 MHz
OC 870	h210 > 20	für ·UCE = 6 V	$ \cdot _{C} = 2 mA$		>1	_	< 800	15	30	75	13	NF-Transistor für Vorstufen
OC 873¹)		tür ·UCE = 6 V.		< 300		6-9	< 800	15	30	75	13	Breitbandverstärker in der TF-Technik
OC 8741)		·U _{CE} =0.6 V,		-	_	> 3	< 800	50	30	75	13	Für Schalteranwendungen mittlerer Geschwindigkeit

¹⁾ in Entwicklung befindlich

Germanium-Flächentransistoren

Transistoren

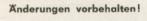
	Statische	Werte	D	ynamische Wer	te Grer	zwerte				
Тур	I _{CBO} I _{CEO} [μΑ]		f _α [MHz] h _{21e}		P _{max} [mW]			Bau- form	Verwendungszweck	
(7)										
LA 25 ⁷)	≤ 30	≤ 1000	> 0,2	10 80	25	15	10	9	NF-Transistor f. Vorstufen	
LA 50	≤ 30	≤ 1000	> 0,2	10 80	50 100	50	10	9	NF-Transistor	
LA 100	≤ 30	≤ 1500	> 0,2	10 80	120 150	150		11	NF-Transistor	
LA 1	≤ 50	≤ 2000	_	_	1000	1000	_	12	NF-Leistungstransistor	
LA 4	≤ 100	≤ 4000		-	4000	3000	-	12	NF-Leistungstransistor	
LA 30	≤ 30	≤ 1500	≥ 3,0	20 100	30	15	-	13	HF-Transistor	

Die Transistoren dieser Typenreihe eignen sich speziell für Lehr- und Amateurzwecke, können aber jederzeit auch in anspruchsvolleren Schaltungen eingesetzt werden. Zu Sonderpreisen in Fachgeschäften erhältlich.

Weitere Halbleiter-Bauelemente werden hergestellt: Fotodioden vom VEB Carl Zeiss Jena Halbleiter-Widerstände vom VEB Keramische Werke, Hermsdorf (Thür.)



VEB Werk für Fernsehelektronik





(f)

TECHNISCHER ANHANG

Gleichspannungswandler

Für tragbare Geräte oder Fahrzeuggeräte stehen, wenn man die teuren und verhältnismäßig großen Anodenbatterien nicht einbauen will, nur kleine Spannungen zwischen 3 und 24 V zur Verfügung. Diese Spannungen reichen für ein transistorenbestücktes Gerät aus, sind aber bei der Verwendung der für manche Zwecke unumgänglichen Elektronenröhren als Anodenspannung zu niedrig und müssen entsprechend umgewandelt werden. Zu dieser Gleichspannungsumwandlung dienen Transverter, die mit mechanischen Zerhackern oder mit Transistoren bestückt sind. Die mechanischen Zerhacker haben den Vorteil, daß sie "ideale Schalter" sind, wogegen die Nachteile bestehen, daß sie zum Steuern des Systems eine beträchtliche Leistung verbrauchen und im Betrieb sehr störanfällig sind. Die Verwendung von Transistoren garantiert eine lange Lebensdauer des Wandlers. Wenn auch durch die begrenzte Leitfähigkeit in Durchlaßrichtung, durch den begrenzten Widerstand in Sperrichtung und durch die endliche Umschaltzeit Verluste entstehen, die im allgemeinen aber kleiner sind als die im anschließenden Transformator entstehenden Verluste, so kann der Wirkungsgrad gegenüber den mit Zerhackern bestückten Geräten erhöht werden. Weitere Vorteile sind das kleine Gewicht und die kleinen Abmessungen, ein schmaleres Störspektrum, da kein Öffnungsfunke auftritt, ein geräuschloseres Arbeiten und ein geringerer Transformations- und Siebaufwand, da bei Transistoren mit hohen Frequenzen gearbeitet werden kann, was bei der Trägheit mechanischer Systeme nicht möglich ist. Man unterscheidet hauptsächlich drei Wandlerarten: Sperrwandler, Summierwandler und Leitwandler. Sie unterscheiden sich durch die Energieaufnahme und Abgabe. Während der Sperrwandler die Energie in der ersten Phase in der Spule speichert und sie in der zweiten Phase wieder abgibt, wird beim Leitwandler die Energie sofort in der ersten Phase auf den Ausgang übertragen. Der Leitwandler hat gegenüber dem Sperrwandler den Vorteil, daß er in der geregelten Ausführung ohne zusätzlichen Aufwand leicht anschwingt, eine konstante Ausgangsspannung abgibt und sich in gleicher Grundschaltung als Gegentakttransverter mit erhöhter Leistungsabgabe bei gutem Wirkungsgrad ausführen läßt. Der Summierwandler ist die Kombination des Sperrwandlerprinzips mit dem Leitwandlerprinzip.

Dimensionierung eines Sperrwandlers

Es soll hier kurz der Berechnungsgang für die Dimensionierung eines Sperrwandlers angegeben werden, wobei folgende Größen festliegen:

Verfügbare Batteriespannung U_e Geforderte Ausgangsspannung U_a Geforderter Ausgangsstrom I_a

Der Transistor ist so zu wählen, daß er verlustmäßig nicht überlastet wird. In den meisten Fällen ist aber die zulässige Verlustleistung des Transistors ausreichend groß, daß er bei Einhaltung der Strom- und Spannungswerte bei den hier verwendeten Tastverhältnissen und Schaltfrequenzen nicht überbeansprucht werden kann.

Ausgabe: März 1962



TECHNISCHER ANHANG

Gleichspannungswandler

Die maximale Kollektorspannung und der maximale Kollektorstrom des verwendeten Transistors muß

$$U_{CE max} \gg 2 U_e$$
 (1)

$$\begin{array}{l} \mathrm{U_{CE\;max}} \gg 2\;\mathrm{U_{e}} & & \\ \mathrm{I_{C\;max}} \gg \frac{2\;\mathrm{U_{a}\;I_{a}}}{\mathrm{U_{e}\cdot\eta\cdot V_{T}}} & & \\ \end{array} \tag{1}$$

sein.

Als günstiges Tastverhältnis wird $V_T=0,6\dots0,7$ empfohlen. Als Wirkungsgrad des gesamten Transverters wird $\eta = 0.6$ angenommen.

Das wirklich auftretende I_{C max} (Gleichung (2)) bestimmt die Kollektorinduktivität:

$$L = \frac{U_e V_T}{f I_{C max}}$$
 (3)

Als Schwingfrequenz kommt f = 1 . . . 10 kHz in Frage. Niedrige Frequenzen setzen die Schaltverluste, höhere Frequenzen die Kupferverluste und den Siebaufwand herab. Die für die Induktivität notwendige Windungszahl errechnet sich aus:

$$n_{C} = \sqrt{\frac{L_{C}}{A_{L}}}$$
 (4)

Als Kern benutzt man einen Ferrit-Schalenkern (Manifer) mit einer möglichst hohen A_L-Zahl. Es ist darauf zu achten, daß der Kern nicht bis in die Sättigung hinein ausgesteuert wird.

Die maximale Induktion wird kontrolliert:

$$\frac{I_{C \max} L_{C}}{n_{C} A} \leq B_{\max}$$
 (5)

Die max. Induktion für die Ferritkerne liegt bei

$$B_{max} = 2100 \dots 2600 G.$$

Die Windungszahl der Basiswicklung ergibt sich aus:

$$n_{B} = \frac{\left[U_{BE \, max} + (R_{B} + R_{1}) I_{B \, max}\right] n_{C}}{U_{e} - (R_{L} + r_{C} + R_{i}) I_{C \, max}}$$
(6)

Die maximale Basisspannung U_{BE max} und der maximale Basisstrom I_{B max} sind aus den Kennlinien des Transistors bei I_{C max} und U_{CEo} zu entnehmen und sicherheitshalber etwas zu erhöhen, damit der Transistor in der Durchlaßphase voll ausgesteuert ist. Der Basisvorwiderstand liegt ungefähr bei $R_B=100\,\Omega$. Der Spannungsteiler R₁/R₂ dient mit dem Kondensator C₂ als Anschwinghilfe. Die Größen sind ungefähr $R_1=100\ldots 300~\Omega,~R_2=1\ldots 3~k\Omega,~C_2=1\ldots 5~\mu F.$

Die Größen richten sich nach der Leistung des Transverters. R_L ist der ohmsche Widerstand der Induktivität, Ri der Innenwiderstand der Batterie. Der Gleichstromwiderstand des Transistors in der Durchlaßphase ergibt sich aus:

$$r_{C} = \frac{U_{CEo}}{I_{CN}}$$
 (7)

(1)

TECHNISCHER ANHANG

Gleichspannungswandler

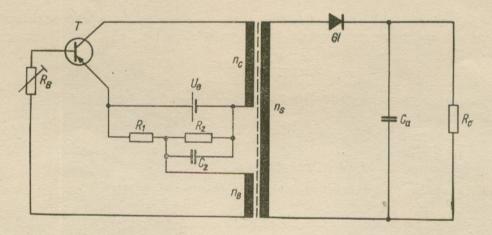
 I_{CN} ist der Nennstrom des Transistors, bei dem U_{CEo} gemessen wird. Die Windungszahl der Sekundärwicklung ist:

$$n_{s} = \frac{2 (1 - V_{T}) U_{a} n_{C}}{U_{e}}$$
 (8)

Bei großen Ansprüchen an die Glättung der Ausgangsspannung muß ein entsprechender Siebaufwand getrieben werden. Bei geringeren Anforderungen reicht ein Siebkondensator aus. Er läßt sich in Abhängigkeit von der Welligkeit Δ U $_{\alpha}$ bestimmen.

$$C_{\alpha} \approx \frac{I_{\alpha}}{f \Delta U_{\alpha}}$$
 (9)

Der Sperrwandler gibt bei Änderung des Lastwiderstandes eine konstante Leistung ab, wobei sich die Ausgangsspannung stark verändert. Er darf nicht im Leerlauf betrieben werden.



Daten der Schaltung

Sperrwandler 6 V/70 V, 2 mA	T OC 825 c
Ferrit-Schalenkern 23 x 17 TK 5983	GI OY 113
Kern: Manifer 153; A ₁ : 425 ± 21 nH	$R_B = 50 \Omega$ (100 Ω - Einstellregler)
w ²	$R_1 = 200 \Omega 1/4 W$
n _C 114 Wdg 0,18 mm CuL	$R_2 = 2 k\Omega 1/4 W$
n _B 45 Wdg 0,08 mm CuL	$C_2 = 2 \mu F 12/15 V$
n _s 1060 Wdg 0,06 mm CuL	$C_a = 10 \mu F 70/80 V$

Dimensionierung eines geregelten Gegentakt-Leitwandlers

Bei der Dimensionierung des Leitwandlers werden die Batteriespannung U_e , die Ausgangsspannung U_a und der Ausgangsstrom I_a vorausgesetzt.

Wie beim Sperrwandler gelten folgende ähnliche Gleichungen für die Auswahl des Transistors:

$$U_{CE max} \gg 2 U_{e} \tag{10}$$

$$I_{C \max} \gg \frac{2 U_a I_a}{U_e \eta}$$
 (11)

Ausgabe: März 1962



TECHNISCHER ANHANG

Gleichspannungswandler

Für den Wirkungsgrad des Transistors wird wieder $\eta=$ 0,6 angenommen. Es ist darauf zu achten, daß die Großsignalverstärkung das angegebene Verhältnis zur Spannungsübersetzung

$$\overline{\beta} > \frac{\ddot{u}}{\eta}$$
 (12)

einhält, weil hier der Sekundärstrom zum Steuern des Transistors verwendet wird und den Transistor aussteuern muß.

Die Kollektorinduktivität erhält man aus:

$$L_{C} = \frac{U_{e}}{4 f I_{C max}}$$
 (13)

Die Kollektorwindungszahl ist

$$n_{C} = \sqrt{\frac{L_{C}}{A_{L}}} \tag{14}$$

Es ist hier nach Gleichung (5) wieder zu überprüfen, ob die maximale magnetische Induktion für den Kern eingehalten wird. Die Windungszahl der Sekundärwicklung ist

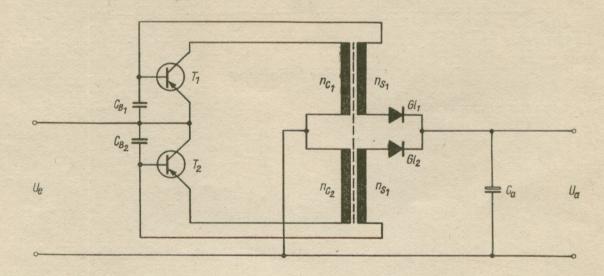
$$n_s = \frac{U_{\alpha} n_C}{U_e}$$
 (15)

Die Siebkapazität erhält man in Abhängigkeit von der zugelassenen Welligkeit:

$$C_{\alpha} = \frac{I_{\alpha}}{2 f \Delta U_{\alpha}} \tag{16}$$

Die Ausgangsspannung ist weitgehend lastunabhängig.

Der Wandler nimmt bei größerer Belastung eine größere Eingangsleistung auf.



Daten der Schaltung

Geregelter Gegentakt-Leitwandler 6 V/70 V, 4 mA Ferrit-Schalenkern 28 x 23 TK 5984

Kern Manifer 153; AL = 550 \pm 27,5 $\frac{\text{nH}}{\text{w}^2}$

n_{C1.2} 2x 90 Wdg 0.18 mm CuL n_{s1.2} 2x 1050 Wdg 0.06 mm CuL T_{1.2} 2xOC 825 b (Pärchen) Gl_{1.2} 2xOY 113

C_{B1,2} 2x1000 pF C_a 10 μF 70/80 V

	Kennwer	te bei t _a =	= 25° C					0	renzwe	rte	2170.0	
	Y _{21e} [mA/		V] bei:		fα	$f\beta = 1$	Rest-					
Тур	-U _{CE} =6 V	·U _{CE} =6 V	-U _{CE} = 6 V		[MHz]	[MHz]	strom	·ICmax	P _{max}	tjmax	Bau- form	Verwendungszweck
		$-I_C = 0.5 \mathrm{mA}$		[Ω]	pei -UCE ==	6 V: ·IC =	-ICEO	[mA]	[mW]	[°C]		
	f=500 KHz	f=2 MHz	f == 10 MHz		0,5 mA	1 mA	[µA]					
10									1			
(17)												
OC 871	> 13	_	_	< 300	> 3	_	< 800	15	30	75	13	ZF-Stufen 450 KHz
OC 872	_	> 10	_	< 350	> 7	_	< 800	15	30	75	13	Mischstufen 2 MHz
OC 880	_	> 10	_	< 300	> 10		< 500	10	50	75		Mischstufen 2 MHz
OC 881	_	_	> 20	< 200	_	> 20	< 500	10	50	75		Vor- und Mischstufen im KW-Bereich
OC 882			> 26	< 100	-	> 30	< 500	10	50	75	11	ZF-Stufen 10,7 MHz
OC 883	- 2.4	_	> 30	< 50	-	> 50	< 500	10	50	75		Mischstufen bis 100 MHz
OC 870	h _{21e} > 20	für ·UCE = 6 V.	I _C = 2 mA	_	> 1	_	< 800	15	30	75	13	NF-Transistor für Vorstufen
OC 8731)		für -U _{CE} =6 V.			_	6—9	< 800	15	30	75	13	Breitbandverstärker in der TF-Technik
OC 874 ¹)		-U _{CE} =0.6 V,		_		> 3	< 800	50	30	75	13	Für Schalteranwendungen mittlerer Geschwindigkeit

¹⁾ in Entwicklung befindlich

Germanium-Flächentransistoren

Transistoren

	Statische	e Werte		Dynamische Wer	te Gren	nzwerte			
Тур	I _{CBO} [μΑ]	ICEO [μΑ]	f _a [MHz]	h _{21e}	P _{max} [mW]	I _{Cmax} [mA]	U _{CEmax}	Bau- form	Verwendungszweck
(7)					\$1.000 pt				
LA 257)	≤ 30	≤ 1000	> 0,2	10 80	25	15	10	9	NF-Transistor f. Vorstufen
LA 50	≤ 30	≤ 1000	> 0,2	10 80	50 100	50	10	9	NF-Transistor
LA 100	≤ 30	≤ 1500	> 0,2	10 80	120 150	150		11	NF-Transistor
LA 1	≤ 50	≤ 2000	_	_	1000	1000	_	12	NF-Leistungstransistor
LA 4	≤ 100	≤ 4000	_	_	4000	3000	_	12	NF-Leistungstransistor
LA 30	≤ 30	≤ 1500	≥ 3,0	20 100	30	15	-	13	HF-Transistor

Die Transistoren dieser Typenreihe eignen sich speziell für Lehr- und Amateurzwecke, können aber jederzeit auch in anspruchsvolleren Schaltungen eingesetzt werden. Zu Sonderpreisen in Fachgeschäften erhältlich.

Weitere Halbleiter-Bauelemente werden hergestellt: Fotodioden vom VEB Carl Zeiss Jena Halbleiter-Widerstände vom VEB Keramische Werke, Hermsdorf (Thür.)



VEB Werk für Fernsehelektronik

Änderungen vorbehalten!



VEB Halbleiterwerk Frankfurt (Oder)

Mindestbestellmenge für den Direktbezug:

Je Planposition 1000 Stück im Sortiment, jedoch mindestens 100 Stück pro Type. Erzeugnisse aus Vorserie und Laborfertigung je Planposition 50 Stück.

Auslieferungen von Mindermengen:

Versorgungskontor für Maschinenbau-Erzeugnisse, Potsdam, Leipziger Straße 60

Halbleiter-Bauelemente sind im einschlägigen Fachhandel erhältlich.

Export-Information durch:

Heim-Electric

Deutsche Export- und Importgesellschaft mbH.

Berlin C 2, Liebknechtstraße 14



VEB Halbleiterwerk Frankfurt (Oder)

Frankfurt (Oder) – Markendorf Fernruf-Sammelnummer 690 – Fernschreiber 016 252



VEB Werk für Fernsehelektronik

Berlin-Oberschöneweide, Ostendstraße 1–5 Fernruf 63 28 41 – Telegramm-Anschrift: Oberspreewerk – Fernschreiber: WF Berlin 011 470

Ausgabe Januar 1963